

DR. JOSÉ ANTONIO MORENO CADENAS

PUBLICACIONES 2015

ARTÍCULOS PUBLICADOS EN EXTENSO EN MEMORIAS DE CONGRESOS INTERNACIONALES, CON ARBITRAJE

12TH INTERNATIONAL CONFERENCE ON ELECTRICAL ENGINEERING, COMPUTING SCIENCE AND AUTOMATIC CONTROL (CCE 2015), MEXICO CITY, OCTOBER 26-30, 2015.

G. M. Tornez-Xavier, L. M. Flores-Nava, F. Gómez-Castañeda, J. A. Moreno Cadenas. FPGA implementation of the ICA algorithm using multiplexing. (en proceso de edición electrónica por parte de IEEE)

José Antonio Medina Hernández, Felipe Gómez Castañeda, José Antonio Moreno Cadenas. Formation of planar static patterns using separated gaps of wave numbers in a generalized Swift-Hohenberg model. (en proceso de edición electrónica por parte de IEEE).

Granados-Rojas B., Reyes-Barranca M. A., Flores-Nava L. M., Moreno-Cadenas J. A. Design of a CMOS-based RF-MEMS Switch as an Alternative Charge/Discharge Mechanism for quasi Floating-Gate MOS Transistors. 567-572, ISBN 978-1-4673-7839-0/15.